

PATENT ABSTRACTS OF JAPAN

(11)Publication number : 64-023535

(43)Date of publication of application : 26.01.1989

(51)Int.Cl.

H01L 21/30
G03C 5/00
G03F 7/00
H01L 21/312

(21)Application number : 62-180275

(71)Applicant : NIPPON TELEGR & TELEPH
CORP <NTT>

(22)Date of filing : 20.07.1987

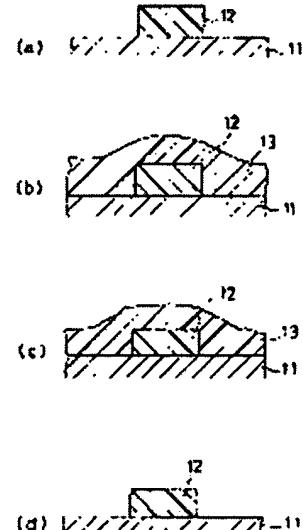
(72)Inventor : TAMAMURA TOSHIAKI
SUGITA AKIO

(54) HARDENING OF PHOTORESIST PATTERN

(57)Abstract:

PURPOSE: To execute a thermal hardening operation without changing a shape of a photoresist pattern and to enhance the resistance to a treatment by a method wherein a high-polymer film whose glass transition temperature is higher than a heating temperature of a substrate is used.

CONSTITUTION: A positive-type novolac photoresist film is coated on a substrate 11; after an exposure operation and a development operating, a positive-type novolac resist pattern 12 is formed. A high-polymer film 13 whose glass transition temperature is higher than a heating temperature of the substrate is coated on the substrate 11. As the high-polymer film to be used is preferably to have the following properties: a solvent to prepare a high-polymer solution does not affect a shape of the novolac photoresist pattern; the film has a glass transition temperature of higher than 150°C; the film can be dissolved by the solvent and can be removed quickly after a long heating operation at a temperature of higher than 150°C. Then, the substrate 11 is heated



at a prescribed temperature; the positive-type novolac photoresist pattern 12 on the substrate 11 is hardened; in succession, the high-polymer film 13 is dissolved by using the appropriate solvent and is removed.

LEGAL STATUS

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]

[Date of extinction of right]

④ 日本国特許庁 (JP)

① 特許出願公開

② 公開特許公報 (A) 昭64-23535

④ Int.Cl. 4	識別記号	序内整理番号	④ 公開 昭和64年(1989)1月26日
H 01 L 21/30	3 6 1	Q-7376-5F	
G 03 C 5/00	3 3 1	7267-2H	
G 03 F 7/00		E-6906-2H	
H 01 L 21/30 21/312	3 6 1	U-7376-5F 6708-5F	審査請求 未請求 発明の数 1 (全4頁)

⑤ 発明の名称 ホトレジストパターンの硬化方法

④ 特 願 昭62-180275

④ 出 願 昭62(1987)7月20日

⑤ 発明者 玉村 敏昭 桃城県那珂郡東海村大字白方字白根162番地 日本電信電話株式会社茨城電気通信研究所内

⑤ 発明者 杉田 彰夫 茨城県那珂郡東海村大字白方字白根162番地 日本電信電話株式会社茨城電気通信研究所内

④ 出願人 日本電信電話株式会社 東京都千代田区内幸町1丁目1番6号
④ 代理人 弁理士 鈴江 武彦 外2名

明細書

1. 発明の名称

ホトレジストパターンの硬化方法

2. 特許請求の範囲

(1) 基板上にノボラック系ポジ型ホトレジストパターンを形成する工程と、このレジストパターンを含む基板上に高分子膜を被覆する工程と、この高分子膜で被覆された約記録板を加熱する工程と、加熱後の高分子膜を溶解除去する工程とを含むホトレジストパターンの硬化方法において、前記高分子膜として前記基板の加熱温度より高いガラス転移温度を有するものを用いることを特徴とするホトレジストパターンの硬化方法。

(2) 高分子膜は、ポリマー-メチルスチレン、ポリ-N-ビニルカルバゾール、ポリアセナフチレン又はこれらの誘導体からなることを特徴とする特許請求の範囲第1項記載のホトレジストパターンの硬化方法。

3. 発明の詳細な説明

〔産業上の利用分野〕

本発明は、半導体装置等の微細加工に適したノボラック系ポジ型ホトレジストパターンの硬化方法に関する。

〔従来の技術及び問題点〕

LSIを始めとする半導体素子の製造に使用されるホトリソグラフィ工程においては、パターン形成材料としてノボラック系ポジ型ホトレジストが広く用いられている。この材料は、ノボラック系樹脂とジアゾナフトキノン系化合物からなり、ジアゾナフトキノン系化合物が紫外光照射によりインデルカルボン酸系化合物に変化し、ノボラック系樹脂をアルカリ可溶にすることによってパターン形成を可能としている。かかるノボラック系ポジ型ホトレジストの特徴は、高い溶解性を有すること、形成されたレジストパターンをマスクとして基板加工を行なった際に最も広く用いられているドライエッティング加工に対して高い加工耐性を有していることである。

しかしながら、上述したノボラック系ポジ型ホトレジストの問題点の1つとして、レジストパタ

特開昭64-23535(2)

ーンの耐熱性が不充分であることが挙げられる。即ち、半導体素子の製造工程や重要なイオン注入工程や発光を伴うドライエッティング工程では、光露光により形成されたレジストパターンが熱によってだれてしまい、基板に対して高い加工精度を維持できない。このため、ポク型ホトレジストパターンを加工し易く、耐熱性の高い膜に移し、これを基にして基板加工を行なっているが、プロセスが複雑となる問題があつた。

このようなことから、ノボラック系ポジ型ホトレジストパターンに耐熱性を付与する試みとして、UV硬化法やモールド法が提案されている。UV硬化法は、遠紫外外光照射によりレジストパターンの表面を硬化し、その後加熱によってレジストパターン全体を硬化する方法である。しかしながら、この方法ではレジストパターンの密度が大きい場合やパターンの幅が広い場合、硬化中表面にしわが発生したり、変形したりする問題があつた。

一方、モールド法は基板上にノボラック系ポジ型ホトレジストパターンを形成した後、該レジス

トパターンを含む基板上に別の高分子膜をスピンドーティング等により被覆し、この状態で加熱してレジストパターンを硬化し、その被覆層した高分子膜を溶解除去する方法である。かかる高分子膜としては、ポリメチルメタクリレート(PMMA)が適切であることがIBMのB. J. LIOが報告している(SPIE'S 1987 Santa Clara Sympoium on Microlithography Abstract 771-24 D42)。PMMAをモールディングに用いることは有用である。しかしながら、第2図(a)に示すように基板1上にノボラック系ポジ型ホトレジストパターン2を形成し、該レジストパターン2を含む基板1全周にPMMA膜3を被覆し、基板1を加熱してレジストパターン2を硬化を行なうと、図図(b)に示すようにレジストパターン2の一部が变形する。その結果、高解像性のノボラック系ポジ型ホトレジストのパターン形状を維持できない問題があつた。

本発明は、上記従来の問題点を解決するために

なされたもので、高解像性のノボラック系ポク型ホトレジストパターンの形状を保えることなく、熱硬化してその加工耐性を向上し得るホトレジストパターンの硬化方法を提供しようとするものである。

【問題点を解決するための手段】

本発明は、基板上にノボラック系ポク型ホトレジストパターンを形成する工程と、このレジストパターンを含む基板上に高分子膜を被覆する工程と、この高分子膜で被覆された前記基板を加熱する工程と、加熱後の高分子膜を溶解除去する工程とを含むホトレジストパターンの硬化方法において、前記高分子膜として前記基板の加熱温度より高いガラス転移温度を有するものを用いることを特徴とするホトレジストパターンの硬化方法である。

以下、本発明を第1図(a)～(d)を参照して詳細に説明する。

まず、半導体基板、マスクフランク等の基板11上にノボラック系ポジ型ホトレジスト膜の露光、露光、現像処理によりノボラック系ポク型ホトレ

ジストパターン12を形成する(第1図(a)図示)。ここに用いるノボラック系ポジ型ホトレジストとしては、例えば東京応化社製のOFPR800、TSMR-8800、シップレイ社製のマイクロポジット1400、ヘキスト社製のAZ-1350シリーズ、住友化学社製のスマレジスト等を挙げることができる。つづいて、前記レジストパターン12を含む基板11上に被覆する基板加熱温度より高いガラス転移温度を有する高分子膜13を被覆する。ここに用いる高分子膜としては、①高分子溶液を調製するための溶媒がノボラック系ホトレジストパターンの形状に影響を与えないこと、150℃以上のガラス転移温度(Tg)を有すること、150℃以上の温度で長時間加熱した後に速やかに溶剤で溶解除去できることが望ましい。かかる条件を満足する高分子としては、ポリメチルスチレン(Tg:170℃)、ポリ-N-ビニルカルバゾール(Tg:200℃)、ポリアセチラテレン(Tg:210℃)を挙げることができる。これらの高分子は、いずれも市販され、入手が容易である。ま

特開昭64-23535(3)

た、これらの誘導体も同時に高分子膜として使用できる。

次いで、基板11を所定温度で加熱して基板11上のノボラック系ポジ型ホトレジストパターン12を硬化させる。この時、図4(c)に示すように高分子膜13はレジストパターン12の硬化中に軟化し、変形することはない。つづいて、図4(d)に示すように高分子膜13を適当な溶媒で溶解除去する。

【作用】

本発明によれば、基板上にノボラック系ポジ型ホトレジストパターンを形成した後、硬化させるべき加熱温度より高いガラス転移温度を有する高分子膜を該レジストパターンを含む基板上に被覆し、基板の加熱を行なうことによって、該ホトレジストパターンを初期形状を保持した状態で硬化できる。これは加熱温度より高いガラス転移温度を有する高分子膜をモールド材として用いることによって、ホトレジストパターンが硬化中に軟化しても該高分子膜自身の変形がないためである。

【発明の実施例】

以下、本発明の実施例を詳細に説明する。

実施例1

まず、シリコン基板上にノボラック系ポジ型ホトレジスト(シップレイ社製商品名:マイクロポジット1400)を1.5 μm の厚さにスピンドルコートし、プロジェクションアライナー(キャノン社製商品名:MPA-500 FAD)を用いて露光し、現像処理を施して幅5 μm のホトレジストパターンを形成した。つづいて、該ホトレジストパターンを含むシリコン基板上にポリイーメチルスチレン(分子量37000、Tg ~170 °C)の20wt%キシレン溶液をスピンドルコートし、厚さ3 μm のポリイーメチルスチレン膜を形成した。次いで、ホットプレートオーブンにより160 °C、60分間加熱してホトレジストパターンを硬化させた。その後、キシレン溶液中に5分間浸漬してポリイーメチルスチレン膜を完全に溶解除去した。

得られた硬化ホトレジストパターンを電子顕微鏡で観察したところ、垂直な側壁を有し、パター

ン寸法も5 μm から殆ど変化していなかった。

実施例2

まず、シリコン基板を酸化処理した後、該酸化膜上にノボラック系ポジ型ホトレジスト(東京応化社製商品名:CFPR-800)を1.8 μm の厚さにスピンドルコートし、プロジェクションアライナー(キャノン社製商品名:MPA-500 FAD)を用いて露光し、現像処理を施して幅5 μm のホトレジストパターンを形成した。つづいて、該ホトレジストパターンを含むシリコン基板上にポリ-N-ビニルカルバゾール(分子量130000、Tg ~200 °C)の10wt%トルエン-キシレン混合液をスピンドルコートし、厚さ3 μm のポリ-N-ビニルカルバゾール膜を形成した。次いで、ホットプレートオーブンにより180 °C、30分間加熱してホトレジストパターンを硬化させた。その後、トルエン溶液中に3分間浸漬してポリ-N-ビニルカルバゾール膜を完全に溶解除去した。

得られた硬化ホトレジストパターンを電子顕微鏡で観察したところ、ほぼ垂直な側壁を有し、パ

ターン寸法も硬化前と殆ど変化していなかった。

実施例3

まず、シリコン基板上にノボラック系ポジ型ホトレジスト(住友化学社製商品名:スミレジストPF-0200)を1 μm の厚さにスピンドルコートし、プロジェクションアライナー(キャノン社製商品名:MPA-500 FAD)を用いて露光し、現像処理を施して幅5 μm のホトレジストパターンを形成した。つづいて、該ホトレジストパターンを含むシリコン基板上にポリアセナフチル(分子量23000、Tg ~205 °C)の5wt%トルエン溶液をスピンドルコートし、厚さ1.5 μm のポリアセナフチル膜を形成した。次いで、ホットプレートオーブンにより180 °C、20分間加熱してホトレジストパターンを硬化させた。その後、トルエン溶液中に5分間浸漬してポリアセナフチル膜を完全に溶解除去した。

得られた硬化ホトレジストパターンを電子顕微鏡で観察したところ、ほぼ垂直な側壁を有し、パターン寸法も硬化前と殆ど変化していなかった。

特許昭64-23535(4)

【発明の効果】

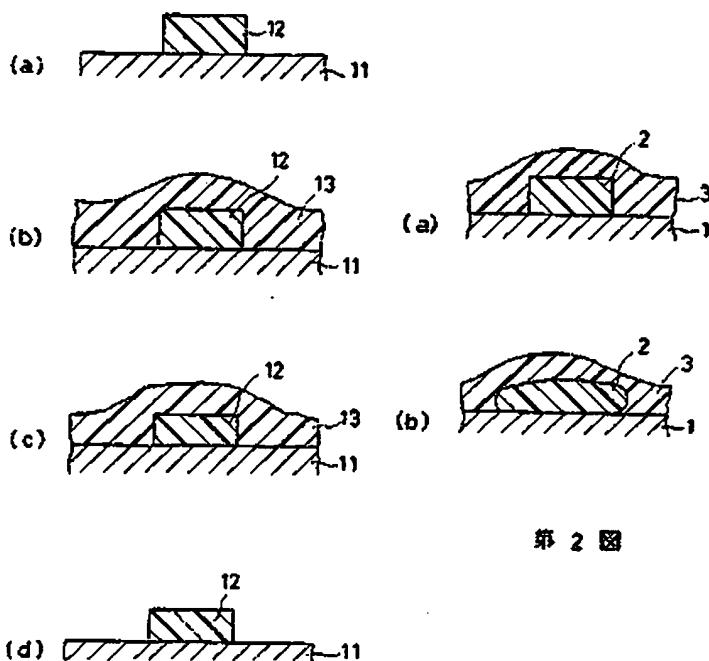
以上詳述した如く、本発明のホトレラストパターンの硬化方法によれば基板上のノボラック系ポク型ホトレラストパターンを硬化温度より高いガラス相温度を有する高分子膜で被覆してモールドした後、該レジストパターンを熱硬化させることによって、硬化前の溶解性のレラストパターンを変形させることなく簡単に良好に硬化でき、ひいてはかかる硬化したレラストパターンをマスクすることにより発熱を伴う基板加工を高精度に行なうことができる等鋼著な効果を有する。

4. 図面の簡単な説明

第1図(a)～(d)は本発明のホトレラストパターンの硬化方法の工程を示す断面図、第2図(a)、(b)は従来のモールド塗の側面図を説明するための断面図である。

11…基板、12…ノボラック系ポク型ホトレラストパターン、13…高分子膜。

出願人代理人 分理士 鈴江成原



第1図

第2図